

[學專業。政府挺你] 35% FPGA系統晶片實戰 學費補助



本中心自行研發FPGA獨家開發板

採用Microsemi SmartFusion2軍用航太等級系統單晶片實作教學

本課程設計與實作並重，由FPGA基礎概念入門。業界講師循序漸進透過實作範例帶領學員在以Verilog為主的各領域中，熟悉Verilog語言，提升學員的開發能力。透過本課程豐富的周邊應用範例，學員們將對FPGA控制更加了解。



課程名稱 FPGA系統晶片實戰

課程時數 36小時

委辦單位：D\ 經濟部產業發展署

承辦單位：財團法人資訊工業策進會

開班單位：中華行動數位科技有限公司

課程內容 - **FPGA介紹** FPGA系統架構 / 電子電路概論 / 數位邏輯電路

- **FPGA開發環境** FPGA開發工具 / FPGA設計流程

- **Verilog語法** Verilog硬體描述語言 / 循序電路

- **FPGA設計** FPGA Testbench / FPGA 合成 / FPGA週邊IO控制



16大課程實習演練

開課時間 114年7月13日至114年8月17日(週日全天班 AM9:30至PM4:30) 7/13, 7/20, 7/27, 8/3, 8/10, 8/17

招生對象 - 具備C語言開發基礎能力者 - 已在相關領域，欲再增強本身專業技能者 - 欲了解FPGA系統架構實作者

課程費用 - 全期學費\$24,000元(經濟部補助學費35% - \$8,400元)，學員自付\$15,600元。

上課人數 - 每班20人(即日起接受報名，額滿為止;最低開班人數10人)。

- 課程採用Microsemi SmartFusion2軍用航太等級FPGA開發板搭配周邊模組上課讓學習效果更好!

- 優先保留女性參訓名額10%~20%

上課地點 台北市開封街一段2號9樓(館前路口/近新光三越站前店/麥當勞隔壁中心大樓)

師資介紹 邀請業界資深AIOT團隊擔任講師

注意事項 - 每位學員出席率需達80%以上作為評量依據，合格者結訓頒發證書。

- 訓後應配合經濟部產業發展署追蹤調查一年

退費標準 一經報名，依教育局短期補習班設立及管理規則第24條辦理